

PLD 期末课程设计要求 2022

(一) 利用 UP 板，设计一个 PROJECT。要求：

1. 将 FLEX10K 的两个 7 段数码管、PB1 和 PB2 按钮、SWITCH 等尽量都用上。按钮必须要有去抖动逻辑。

2. 参考本学期的所有实验，设计内容尽量丰富。

3. 在 UP 板上演示。

(二) 利用 DE2-115 开发板，设计 NIOS 系统的逻辑和软件，在开发板上演示。

注意：1. 以上（一）和（二），任选一题。

2. 写出课程设计报告。

3. 将可执行的 project 做一个 ARCHIVE 备份文档，一并提交。

4. 实验课不签到。

5. PLD 实验室开放的时间：

- 2022 年 11 月 21 日~2022 年 12 月 18 日，正常的实验课时间开放(共 4 周)，根据需要 12 月中旬适当增加开放次数。

6. 演示验收时间：

- 2022 年 12 月 19 日~23 日，对应实验课时间。

7. 上交文档要求：

- 收交设计文档（电子版，第一页写明姓名、学号），上交截止时间 2022 年 12 月 31 日 24: 00。

- 设计报告和 ARCHIVE 备份文件电子版，提交给助教。

助教收到后，及时回复。

8. 课程设计占“可编程逻辑器件原理与设计”课程总成绩的50%。

附：“课程设计报告”参考格式：

- 1) 课程设计 project 实现的功能简介
- 2) 实现方案和详细设计（逻辑和软件）
- 3) 模块仿真
- 4) 实测结果
- 5) 总结（设计心得、技术亮点或创新点、改进思路等）